



BookWay

LSI設計の基本 RTL設計スタイルガイド Verilog HDL編



著编者	エッチ・ディー・ラボ
同時1アクセス (本体)	¥11,484
同時3アクセス (本体)	¥17,226
冊子版ISBN	9784865841763
発行年	2016年
商品コード	1026282048

この本の特徴

システムのほとんどが1つのチップに搭載されるSoC時代を迎え、ニーズの多様化と市場競争力のキーになるSoC製品の短期開発の要求にいかに対応するかがSoC設計技術に対する大きな課題となっております。「RTL設計スタイルガイド」は、IP記述基準として、ハードウェア記述言語によるRTL設計を進めるための設計スタイルを定義したものです。設計スタイルを標準規定することで設計者によって異なる記述スタイルや合成、検証などの設計手法を共通化することができます。そして記述の読解性が向上し、IPの再利用化に寄与することを狙いとしております。

電気工学系の関連タイトル！



はじめてのVHDL

著編者名	坂巻 佳寿美	出版社	東京電機大学出版局		
同時1アクセス(本体)	¥5,370	冊子版ISBN	9784501327903		
同時3アクセス(本体)	¥8,055	発行年	2011年	商品コード	1011601163

具体的な回路作りを通して、VHDLによる回路記述の仕方や知識を紹介。具体的な回路例として「ストップウォッチ」をとりあげ、順を追ってVHDLを記述し、各ブロックに固有な回路記述法を解説する。



はじめてのFPGA設計

—VHDLによる回路記述からシミュレーションまで—

著編者名	坂巻 佳寿美	出版社	東京電機大学出版局		
同時1アクセス(本体)	¥9,207	冊子版ISBN	9784501330705		
同時3アクセス(本体)	¥13,810	発行年	2014年	商品コード	1018512855

VHDL言語を用いたデジタル回路設計や、設計した回路の動作検証を行うためのVHDL言語での記述(テストベンチ)について解説する。VHDL記述リストなどがダウンロードできるURL付き。



VHDLによるFPGA設計&デバッグ

著編者名	松村 謙	出版社	オーム社		
同時1アクセス(本体)	¥6,930	冊子版ISBN	9784274503856		
同時3アクセス(本体)	¥8,250	発行年	2012年	商品コード	1012404378

VHDLによる回路設計の基本的な説明から、テストのための記述の仕方に至るまでの、一連の工程を紹介。実装する代表的な回路、そのVHDL記述例、シミュレーションにより回路をテストするためのVHDL記述を解説する。

● 表示価格は税抜きです。

2018年2月